



DADES DEL LLOC DE TREBALL	
LLOC DE TREBALL:	TÈCNIC/A DE GRAU SUPERIOR DE SUPORT A LA RECERCA
UNITAT:	Arquitectura de Computadors
PROJECTE:	J01758
CODI:	150-701-047
TERMINI PRESENTACIÓ DE SOL·LICITUDS:	13 de gener de 2015

CONDICIONS LABORALS			
GRUP:	1	JORNADA:	Completa
TIPUS DE CONTRACTE	Obra i Servei	DURADA PREVISTA:	Fins 31/12/2015
SOU APROXIMAT PER LA JORNADA COMPLETA:	34915,88 euros bruts/anual		

CARACTERÍSTIQUES DEL LLOC DE TREBALL	
REQUISITS:	Titulació universitària de cicle llarg preferentment en Informàtica.
MISSIÓ:	Donar suport a la investigació que es realitza en el marc del projecte: "Computación de Altas Prestaciones VI", en concret dins del objectiu "Propuestas de diseño para arquitecturas Exascale y sus entornos de ejecución, propuesta e implementación de algoritmos para la gestión dinámica de la carga de trabajo en arquitecturas Exascale.
FUNCIONS I TASQUES:	<p>Les funcions principals seran:</p> <ul style="list-style-type: none">- Dirigir i dur a terme tasques de recerca en temes relacionats la gestió de recursos en entorns HPC (High-performance Computing) massivament paral·lels, tenint en compte la interacció entre aplicacions i els entorns d'execució que donen suport a la seva execució paral·lela.- Contribuir a les infraestructures que suporten la recerca del grup de recerca, incloent entorns- d'execució i eines de simulació.- Caracteritzar les solucions actuals, estudi de solucions alternatives proposades a la literatura, anàlisi de llurs punts forts i punts dèbils.- Proposar solucions innovadores, llur avaluació i anàlisi de llurs resultats.- Documentar i publicar les propostes realitzades en conferències i revistes.



FORMACIÓ:	<p>Coneixements en:</p> <ul style="list-style-type: none">- Entorns que donen suport als sistemes d'HPC (High-performance Computing), incloent models de programació, entorns d'execució, eines d'anàlisi.- Tècniques de gestió de recursos en entorns HPC (High-performance Computing) necessàries per a poder executar eficientment múltiples aplicacions paral·leles, considerant la interferència que provoquen tots els recursos del sistema (processador, memòria, xarxa d'interconnexió).- Català, castellà i anglès parlats, llegits i escrits. <p>Es valorarà:</p> <ul style="list-style-type: none">- Bon expedient en el estudis d'enginyeria/grau en Informàtica i/o màster.- Haver realitzat treballs acadèmics i publicacions relacionats amb els sistemes HPC.
EXPERIÈNCIA:	<p>Experiència en:</p> <ul style="list-style-type: none">- Programació en llenguatges C/C++ principalment, d'altres de forma opcional.- Programació paral·lela en llenguatges MPI i OpenMP.- Ús d'eines d'anàlisi de rendiment d'aplicacions paral·leles en entorns HPC- Es valorarà experiència en funcions similars a les descrites, específicament, en el desenvolupament d'activitats de recerca, tant en l'entorn universitari com industrial.

DADES DEL TRIBUNAL	
MEMBRES DEL TRIBUNAL:	Unitat: Eduard Ayguadé Suplent: UASLR: Lourdes Moreno de Francisco Comitè: Pendent de confirmació
DATA CONSTITUCIÓ :	15 de gener de 2015 a les 13.00 hores
LLOC DEL TRIBUNAL:	Sala de reunions del CTT, planta soterrani 1, Edifici Vèrtex
PROVES I/O ENTREVISTES:	En cas que el tribunal acordi realitzar proves i/o entrevistes aquestes es realitzaran el 19 de gener de 2015. La comunicació dels candidats pre-seleccionats, el lloc i l'hora de realització es comunicaran mitjançant aquesta mateixa web.